



MINISTÉRIO DA EDUCAÇÃO

Centro Federal de Educação Tecnológica de Minas Gerais

Departamento de Eletrônica e Biomédica

Campus Nova Gameleira - Av. Amazonas, 7675 - Nova Gameleira - CEP : 30510-000
Belo Horizonte - MG - Tel. +55.31.3319.6702

Belo Horizonte, 23 de maio de 2023

ATA DE HOMOLOGAÇÃO DE INSCRIÇÃO PARA PROCESSO SELETIVO DE CONTRATAÇÃO TEMPORÁRIA DE PROFESSOR SUBSTITUTO DA CARREIRA DE MAGISTÉRIO DO ENSINO BÁSICO, TÉCNICO E TECNOLÓGICO

Aos vinte e três dias do mês de maio de dois mil e vinte e três, a Banca Examinadora para o cargo de PROFESSOR SUBSTITUTO/TEMPORÁRIO DA CARREIRA DE MAGISTÉRIO DE ENSINO BÁSICO, TÉCNICO E TECNOLÓGICO reuniu-se por meio da Plataforma MS Teams, para relacionar os candidatos inscritos de acordo com o Edital nº 305, de 03 de maio de 2023, disciplinas Circuitos Elétricos e Telecomunicações.

INSCRIÇÕES DEFERIDAS E CLASSIFICADAS APÓS ANÁLISE DE CURRÍCULO

Área de conhecimento	Nome	Situação	Data e Hora da entrevista e prova didática
Circuitos Elétricos e Telecomunicações	José Olger Vargas Garay	Classificado	29/05/2023, 8h00
	Gustavo Vinícius Duarte Barbosa	Classificado	29/05/2023, 8h40
	Paulo José da Costa Cunha	Classificado	29/05/2023, 9h20
	Cláudio Morais de Assis Silva	Classificado	29/05/2023, 10h00
	Zamith França Neto	Classificado	29/05/2023, 10h40

PROVA DIDÁTICA

A prova didática será realizada na sala 504 do prédio 19 do Campus Nova Gameleira, conforme a escala no quadro acima. O candidato somente terá acesso à sala durante o período de sua prova.

O valor da prova será de 100 pontos e terá como objetivo apurar do candidato seu desempenho nos itens listados, valorados da seguinte forma:

1. Plano de aula e adequação da exposição ao tempo previsto (5 pontos);
2. Sequência, concatenação de ideias e desenvolvimento do tema (20 pontos);
3. Domínio de conteúdo (40 pontos);
4. Uso de linguagem técnico-científica adequada ao tema (15 pontos);
5. Uso de recursos didático-pedagógicos e criatividade (10 pontos);
6. Uso correto da norma culta da Língua Portuguesa (10 pontos).

O candidato deverá entregar seu plano de aula à Banca Examinadora, imediatamente antes do início de sua Prova Didática.

Tema para a prova didática: Modulação Digital QAM

Tempo: 20 minutos

Recursos permitidos:

Computador pessoal do candidato
Quadro branco da sala de realização da prova.
Computador pessoal da sala de realização da prova.
Projetor multimídia da sala de realização da prova. Obs.: O projetor possui apenas entrada SVGA e não funciona com adaptador HDMI/SVGA.

ENTREVISTA

Informações Importantes:

1. Os horários de aula serão informados na entrevista e podem sofrer alterações, a critério do Departamento de Eletrônica e Biomédica.
2. O regime de contratação poderá ser de 20(vinte) ou 40(quarenta) horas semanais, distribuídas entre os turnos matutino, vespertino e noturno, a critério e interesse do CEFET-MG. Por isso, certifique-se da sua real disponibilidade. Os contratos envolvem, além da sala de aula, a elaboração de atividades extra-classe, como projetos de extensão, orientação de trabalhos de conclusão de curso e participação em grupos de pesquisa.
3. Somente o diploma já validado por uma Instituição de Ensino Superior Brasileira é considerado um documento válido (simples protocolo, sem a validação final do diploma é motivo de desclassificação).
4. Ata de Defesa de Mestrado não constitui documento probatório de titulação. Na ausência do diploma deverá ser apresentada uma declaração expedida pela Instituição de Ensino.
5. Candidatos que atuaram/atuaem como Professor Substituto em qualquer Instituição FEDERAL de Ensino, não podem ter novo contrato com a UNIÃO, pelo período de dois anos após o término do contrato. Exemplo: Professor Substituto do UFMG no biênio 2009/2010 (dois anos), deve ficar afastado por dois anos, ou seja, 2011/2012. Em caso de dúvidas, consulte o Departamento de Pessoal da sua instituição contratante.

INSCRIÇÕES DEFERIDAS E NÃO CLASSIFICADAS APÓS ANÁLISE DE CURRÍCULO

Área de conhecimento	Nome	Situação
Circuitos Elétricos e Telecomunicações.	nenhuma inscrição	

INSCRIÇÕES INDEFERIDAS

Área de conhecimento	Nome	Situação	Justificativa
Circuitos Elétricos e Telecomunicações.	nenhuma inscrição		

Nada mais havendo a tratar, a presente ata foi lavrada e vai assinada pelos membros da Banca Examinadora.

Prof^ª. Danielle Mendonça Okamoto

Prof^ª. Luciana Rita Nicácio

Prof. Marcus Tadeu Pinheiro Silva

Prof. Sady Antônio dos Santos Filho



Emitido em 23/05/2023

ATA DE CONCURSO PÚBLICO Nº 79/2023 - DEEB (11.56.12)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 24/05/2023 17:41)

DANIELLE MENDONCA OKAMOTO

PROFESSOR ENS BASICO TECN TECNOLOGICO

DEEB (11.56.12)

Matrícula: ###032#2

(Assinado digitalmente em 24/05/2023 14:59)

LUCIANA RITA NICACIO

PROFESSOR ENS BASICO TECN TECNOLOGICO

DEEB (11.56.12)

Matrícula: ###428#3

(Assinado digitalmente em 24/05/2023 14:48)

MARCUS TADEU PINHEIRO SILVA

PROFESSOR ENS BASICO TECN TECNOLOGICO

DEEB (11.56.12)

Matrícula: ###58#5

(Assinado digitalmente em 24/05/2023 15:34)

SADY ANTONIO DOS SANTOS FILHO

PROFESSOR ENS BASICO TECN TECNOLOGICO

DEEB (11.56.12)

Matrícula: ###22#8

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **79**, ano: **2023**, tipo:
ATA DE CONCURSO PÚBLICO, data de emissão: **24/05/2023** e o código de verificação: **fec8170713**